



Les cours FPGA et VHDL couvrent la conception et la mise en Œuvre de circuits numériques à l'aide de périphériques FPGA et du langage VHDL.

Ces cours s'adressent aux professionnels du domaine de l'ingénierie électronique et sont conçus pour leur fournir les compétences et les connaissances dont ils ont besoin pour concevoir et mettre en Œuvre des systèmes numériques complexes à l'aide de FPGA et de VHDL.

Dans ces cours, les participants apprendront l'architecture et les caractéristiques des FPGA et comment mettre en Œuvre des circuits numériques en les utilisant. Le flux de conception des systèmes basés sur FPGA et l'utilisation de langages de description du matériel, tels que VHDL, seront également couverts. D'autre part, un cours VHDL se concentrera sur le langage spécifique de description du matériel VHDL, y compris sa syntaxe, ses types de données et ses méthodologies de conception.

oV1. Les bases du langage VHDL. Cette formation s'adresse aux professionnels qui souhaitent utiliser ou entretenir des composants programmables. Elle couvre les bases de l'architecture RISC-V. Les participants apprendront le langage de description matérielle VHDL, la lecture et l'exécution de code, le jeu d'instructions, la gestion des interruptions et des exceptions, la programmation du RISC-V en assembleur et le simulateur RISC-V. Ils apprendront également la gestion de la mémoire, le multitraitement et la concurrence, l'optimisation des performances, la conception du matériel et les systèmes de démonstrations. Une expérience pratique sera fournie par le biais de PSEA. Cette formation s'adresse aux professionnels qui savent déjà utiliser des composants programmables mais qui doivent aussi les créer et les tester, elle est destinée à compléter le cours oV1.